東芝CMOSデジタル集積回路　シリコン　モノリシック

TC74LVX4245FS

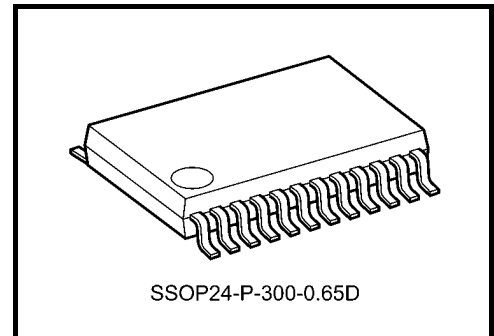
Dual Supply Octal Bus Transceiver

TC74LVX4245FSは、電源電圧3.3 V系システムと5 V系システムとの2システム間のインタフェースを可能とした超高速CMOS8回路入り双方向性バスバッファです。CMOSの特長である低い消費電力で、高速ショットキTTLに匹敵する高速駆動を実現できます。

電源は5 V系のV_{CCA}と3.3 V系のV_{CCB}の2電源方式です。また伝送方式切り替え入力DIRとイネーブル入力$\overline{G}$はTTL入力となっております。

入出力はAバスが5 V系、Bバスが3.3 V系となっております。

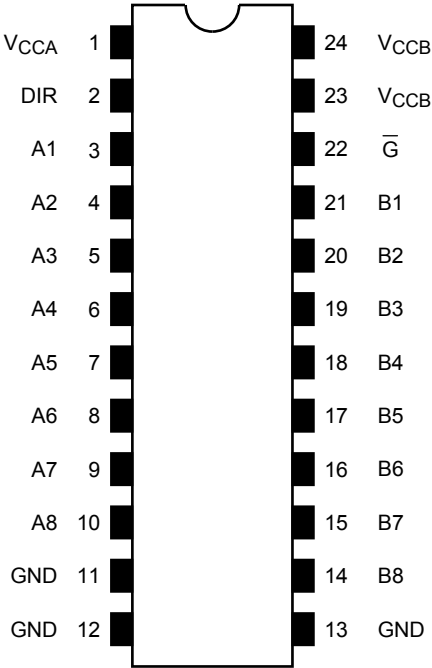
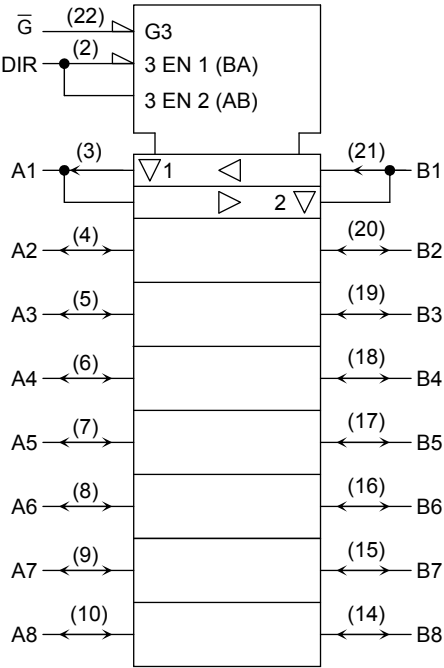
DIRを "H" にするとAバスが入力、Bバスが出力となり、DIRを "L" にするとBバスが入力、Aバスが出力となります。イネーブル入力$\overline{G}$を "H" にすると、Aバス、Bバスともにフローティング (高インピーダンス) 状態になります。

また、すべての入力には、静電破壊から素子を保護するための保護回路が付加されています。

質量: 0.14 g (標準)

特　長

- 5-3 V双方向インタフェース
- 高速動作　：t_{pd} = 6.0 ns (標準)
  ：(V_{CCA} = 5.0 V, V_{CCB} = 3.3V)
- 低消費電流　：I_{CC} = 8 μA (最大) (Ta = 25°C)
- 高出力電流　：I_{OUTA} = ±24 mA (最小)
  ：I_{OUTB} = ±12 mA (最小)
  ：(V_{CCA} = 4.5 V, V_{CCB} = 3.0 V)
- 低ノイズ特性: V_{OLP} = 1.5 V (最大)
- パッケージ　：SSOP (Shrink Small Outline Package)

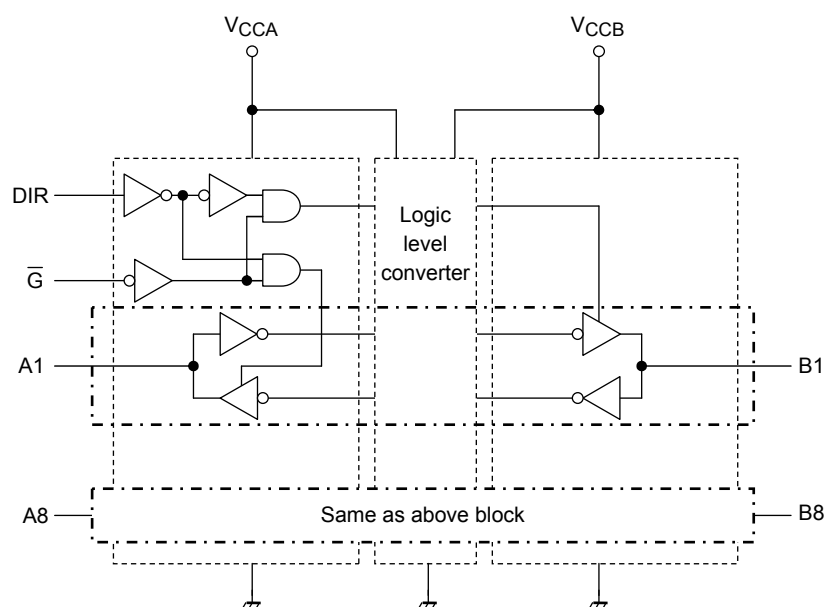
注:　バス端子が出力モード時には、外部より信号を与えないでください。
バス端子がフローティング (高インピーダンス状態) のときには、外部抵抗など による入力レベルの固定が必要です。

ピン接続図 (top view)

論理図

真理値表

Inputs		Outputs	Function	
$\overline{G}$	DIR		A-Bus	B-Bus
L	L	A = B	Output	Input
L	H	B = A	Input	Output
H	X	Z	High impedance	

X: Don’t care

Z: High impedance

ブロック図

絶対最大定格 (注 1)

項　　目	記　号	定　格	単位
電源電圧	V_{CCA}	−0.5~7.0	V
(注 2)	V_{CCB}	−0.5~V_{CCA} + 0.5	
入力電圧	V_{IN}	−0.5~V_{CCA} + 0.5	V
入/出力電圧	$V_{I/OA}$	−0.5~V_{CCA} + 0.5	V
	$V_{I/OB}$	−0.5~V_{CCB} + 0.5	
入力保護ダイオード電流	I_{IK}	−20	mA
入/出力ダイオード電流	$I_{I/OK}$	±50	mA
出力電流	I_{OUTA}	±50	mA
	I_{OUTB}	±50	
電源/GND電流	I_{CCA}	±200	mA
	I_{CCB}	±100	
許容損失	P_D	180	mW
保存温度	T_{stg}	−65~150	°C

注 1: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1 つの項目も超えてはなりません。
本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。
弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注 2: $V_{CCA} > V_{CCB}$
V_{CCA} または V_{CCB} を 0 V の状態で使用しないでください。

動作範囲 (注)

項　　目	記　号	定　　格	単位
電　源　電　圧	V_{CCA}	4.5~5.5	V
	V_{CCB}	2.7~3.6	
入　力　電　圧	V_{IN}	0~V_{CCA}	V
入　/　出　力　電　圧	$V_{I/OA}$	0~V_{CCA}	V
	$V_{I/OB}$	0~V_{CCB}	
動　作　温　度	T_{opr}	−40~85	°C
入力上昇、下降時間	dt/dv	0~8 (V_{CCA} = 4.5~5.5 V)	ns/V
		0~8 (V_{CCB} = 2.7~3.6 V)	

注:　動作範囲は動作を保証するための条件です。
使用していない入力は、バス入力も含めて VCC、もしくは GND に接続してください。ファンクションによりバス端子の入出力が切り替る場合、バス入力およびバス出力共に VCC もしくは GND に接続してください。この場合、出力が短絡されない様にご注意ください。

電気的特性

DC特性 (V_{CCA} 5 V系, V_{CCB} = 2.7~3.6 V)

項　目		記号	測定条件			Ta = 25°C			Ta = −40~85°C		単位
					V_{CCA} (V)	最小	標準	最大	最小	最大	
入力電圧	"H"レベル	V_{IHA}	DIR, $\overline{G}$, An		4.5~5.5	2.0	—	—	2.0	—	V
	"L"レベル	V_{ILA}	DIR, $\overline{G}$, An		4.5~5.5	—	—	0.8	—	0.8	
出力電圧	"H"レベル	V_{OHA}	V_{INA} = V_{IHA} or V_{ILA}	I_{OH} = −100 μA	4.5	4.4	4.5	—	4.4	—	V
			V_{INB} = V_{IHB} or V_{ILB}	I_{OH} = −24 mA	4.5	3.86	—	—	3.76	—	
	"L"レベル	V_{OLA}	V_{INA} = V_{IHA} or V_{ILA}	I_{OL} = 100 μA	4.5	—	0	0.1	—	0.1	
			V_{INB} = V_{IHB} or V_{ILB}	I_{OL} = 24 mA	4.5	—	—	0.36	—	0.44	
バス端子オフリーク電流		I_{OZA}	V_{INA} = V_{IHA} or V_{ILA} V_{INB} = V_{IHB} or V_{ILB} $V_{I/OA}$ = V_{CCA} or GND		5.5	—	—	±0.5	—	±5.0	μA
入力電流		I_{INA}	V_{IN} (DIR, $\overline{G}$) = V_{CCA} or GND		5.5	—	—	±0.1	—	±1.0	μA
静的消費電流		I_{CCA}	V_{INA} = V_{CCA} or GND V_{INB} = V_{CCB} or GND		5.5	—	—	8.0	—	80.0	μA
		I_{CCTA}	V_{INA} = 3.4 V (per input) V_{CCA} or GND (other input)		5.5	—	—	2.3	—	2.5	mA

DC特性 (V_{CCB} 3.3 V系, V_{CCA} = 4.5~5.5 V)

項目		記号	測定条件			Ta = 25°C			Ta = −40~85°C		単位
					V_{CCB} (V)	最小	標準	最大	最小	最大	
入力電圧	"H" レベル	V_{IHB}	Bn		2.7	2.0	—	—	2.0	—	V
					3.6	2.2	—	—	2.2	—	
	"L" レベル	V_{ILB}	Bn		2.7	—	—	0.8	—	0.8	
					3.6	—	—	0.8	—	0.8	
出力電圧	"H" レベル	V_{OHB}	V_{INA} = V_{IHA} or V_{ILA}	I_{OH} = −100 μA	3.0	2.9	3.0	—	2.9	—	V
				I_{OH} = −8 mA	2.7	2.26	—	—	2.20	—	
				I_{OH} = −12 mA	3.0	2.48	—	—	2.40	—	
	"L" レベル	V_{OLB}	V_{INA} = V_{IHA} or V_{ILA}	I_{OL} = 100 μA	3.0	—	0	0.1	—	0.1	
				I_{OL} = 8 mA	2.7	—	—	0.31	—	0.40	
				I_{OL} = 12 mA	3.0	—	—	0.31	—	0.40	
バス端子オフリーク電流		I_{OZB}	V_{INA} = V_{IHA} or V_{ILA} $V_{I/OB}$ = V_{CCB} or GND		3.6	—	—	±0.5	—	±5.0	μA
静的消費電流		I_{CCB}	V_{INA} = V_{CCA} or GND V_{INB} = V_{CCB} or GND		3.6	—	—	5.0	—	50.0	μA
		I_{CCTB}	V_{INA} = 3.0 V (per input) V_{CCB} or GND (other input)		3.6	—	—	0.35	—	0.50	mA

AC特性 (Input: $t_r = t_f = 3$ ns, $C_L = 50$ pF, $R_L = 500\ \Omega$, $V_{CCA} = 5.0 \pm 0.5$ V)

項目	記号	測定条件		Ta = 25°C			Ta = −40~85°C		単位
			V_{CC} (V)	最小	標準	最大	最小	最大	
伝搬遅延時間 (An⇒Bn)	t_{pLH}	Input: An Outpu: Bn (DIR = “H”)	2.7	—	7.1	9.5	1.0	10.5	ns
	t_{pHL}		3.3 ± 0.3	—	6.5	8.6	1.0	9.5	
出力イネーブル時間 ($\overline{G}$ ⇒Bn)	t_{pZL}		2.7	—	9.5	12.5	1.0	13.8	ns
	t_{pZH}		3.3 ± 0.3	—	8.6	11.4	1.0	12.5	
出力ディセーブル時間 ($\overline{G}$ ⇒Bn)	t_{pLZ}		2.7	—	5.3	9.1	1.0	10.0	ns
	t_{pHZ}		3.3 ± 0.3	—	5.3	9.1	1.0	10.0	
伝搬遅延時間 (Bn⇒An)	t_{pLH}	Input: Bn Output: An (DIR = “L”)	2.7	—	7.0	9.5	1.0	10.5	ns
	t_{pHL}		3.3 ± 0.3	—	6.4	8.6	1.0	9.5	
出力イネーブル時間 ($\overline{G}$ ⇒An)	t_{pZL}		2.7	—	8.5	11.6	1.0	12.7	ns
	t_{pZH}		3.3 ± 0.3	—	7.7	10.5	1.0	11.5	
出力ディセーブル時間 ($\overline{G}$ ⇒An)	t_{pLZ}		2.7	—	5.1	6.8	1.0	7.5	ns
	t_{pHZ}		3.3 ± 0.3	—	5.1	6.8	1.0	7.5	
出力ピン間スキュー	t_{osLH}	(注 1)	2.7	—	—	1.5	—	1.5	ns
	t_{osHL}		3.3 ± 0.3	—	—	1.5	—	1.5	
入力容量	C_{INA}	DIR, $\overline{G}$	3.3 ± 0.3	—	5	10	—	10	pF
バス端子容量	$C_{I/O}$	An, Bn	3.3 ± 0.3	—	13	—	—	—	pF
等価内部容量 (注 2)	C_{PDA}	A⇒B (DIR = “H”)	3.3 ± 0.3	—	17	—	—	—	pF
		B⇒A (DIR = “L”)	3.3 ± 0.3	—	25	—	—	—	
	C_{PDB}	A⇒B (DIR = “H”)	3.3 ± 0.3	—	4	—	—	—	
		B⇒A (DIR = “L”)	3.3 ± 0.3	—	4	—	—	—	

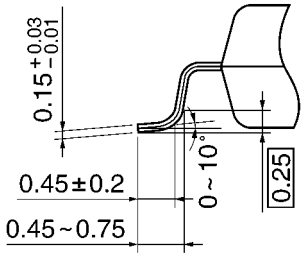
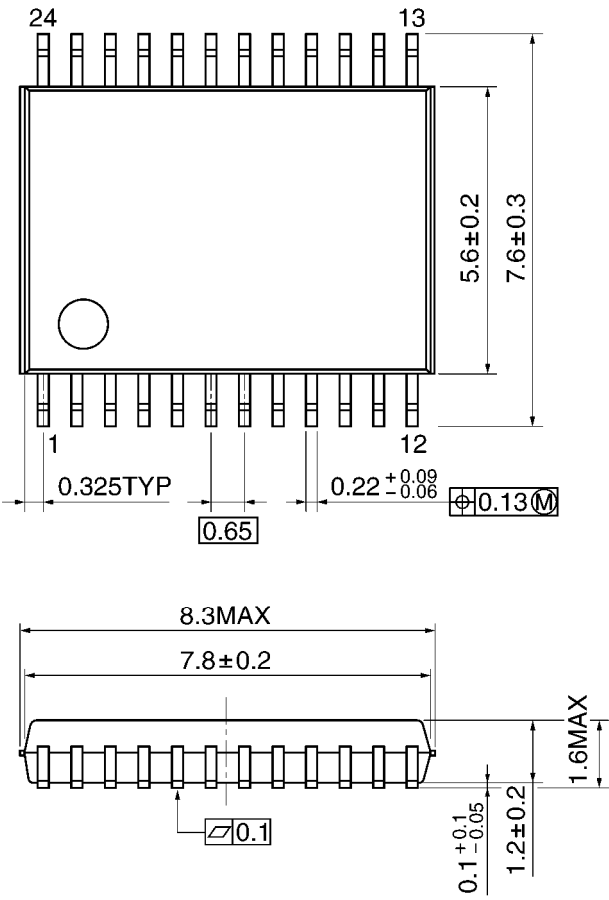
注 1: t_{osLH} および t_{osHL} は、設計的に保証される項目です。
($t_{osLH} = |t_{pLHm} - t_{pLHn}|$, $t_{osHL} = |t_{pHLm} - t_{pHLn}|$)

注 2: C_{PD} は、動作消費電流から算出した IC 内部の等価容量です。
無負荷時の平均動作消費電流は、次式から求められます。
$I_{CC\ (opr)} = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}/8$ (1 ビット当たり)

ノイズ特性 (Ta = 25°C, Input: $t_r = t_f = 3$ ns, $C_L = 50$ pF, $R_L = 500\ \Omega$)

項目	記号	測定条件	V_{CCA} (V)	V_{CCB} (V)	標準	Limit	単位
非動作出力最大ダイナミック V_{OL} (A)	V_{OLPA}	Input: Bn	5.0	3.3	1.0	1.5	V
非動作出力最小ダイナミック V_{OL} (A)	V_{OLVA}	Output: An (DIR = “L”)	5.0	3.3	−0.6	−1.2	V
非動作出力最大ダイナミック V_{OL} (B)	V_{OLPB}	Input: An	5.0	3.3	0.8	1.2	V
非動作出力最小ダイナミック V_{OL} (B)	V_{OLVB}	Output: Bn (DIR = “H”)	5.0	3.3	−0.5	−0.8	V
最小ダイナミック V_{IH} (A)	V_{IHDA}	Input: An	5.0	3.3	—	2.0	V
最大ダイナミック V_{IL} (A)	V_{ILDA}	Input: An	5.0	3.3	—	0.8	V
最小ダイナミック V_{IH} (B)	V_{IHDB}	Input: Bn	5.0	3.3	—	2.0	V
最大ダイナミック V_{IL} (B)	V_{ILDB}	Input: Bn	5.0	3.3	—	0.8	V

外形図

SSOP24-P-300-0.65D Unit: mm

質量: 0.14 g (標準)

製品取り扱い上のお願い

- 本資料に掲載されているハードウェア、ソフトウェアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。当社は、適用可否に対する責任は負いません。
- 本製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）または本資料に個別に記載されている用途に使用されることが意図されています。本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれます。本資料に個別に記載されている場合を除き、本製品を特定用途に使用しないでください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途書面による契約がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をせず、また当社は、本製品および技術情報に関する一切の損害（間接損害、結果的損害、特別損害、付随的損害、逸失利益、機会損失、休業損、データ喪失等を含むがこれに限らない。）につき一切の責任を負いません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。本製品のご使用に際しては、特定の物質の含有･使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。